

(19) 대한민국특허청(KR)
(12) 공개실용신안공보(U)

(51) Int. Cl.⁶
G01R 31/00

(11) 공개번호 20-2001-0001289
(43) 공개일자 2001년01월 15일

(21) 출원번호 20-1999-0011686
(22) 출원일자 1999년06월28일
(71) 출원인 이준탁
부산광역시사하구하단동840동아대학교전기공학과

조춘상
부산광역시 부산진구 전포1동 303-9

박영길
경상남도 밀양시 내일동 445번지 미덕하이츠빌라 201호

(72) 고안자 이준탁
부산광역시사하구하단동840동아대학교전기공학과

조춘상
부산광역시 부산진구 전포1동 303-9

(74) 대리인 조담, 정태련

심사청구 : 없음

(54) 고안의 명칭 심선대조기

요약

다수의 전선 속에서 특정 전선의 양단부를 확인할 수 있는 심선대조기에 관한 것으로, 심선대조기는 특정 전선의 일단에 채널번호에 대응하는 펄스를 입력하는 송신부(100)와 특정전선의 타단에서 출력되는 채널번호에 대응하는 펄스로 채널번호를 표시하는 수신부(200)로 구성된다. 송신부(100)는 펄스를 발생시켜 각 채널번호에 대응하는 수 만큼의 펄스를 각 채널에 입력한다. 소정 주기의 펄스를 발생시키고, 그 펄스를 카운트한다. 카운트된 신호는 디코딩되어 출력된다. 오아게이트가 각 출력단자에 직렬동가적으로 연결되어 각 채널을 형성하고, 각 오아게이트는 앞단의 오아게이트의 출력과 디코딩 출력을 입력으로 구성된다. 전선관의 접지단자를 접지에 연결하고 각 채널의 오아게이트를 각 입선에 연결하면, 각 입선에 채널번호에 대응하는 펄스가 입력된다. 수신부(200)가 체크할 전선관의 다른쪽에 연결된다. 각 입선에서 입력되는 신호는 버퍼되고, 지연된다. 지연된 신호는 미분되어 카운터(111)를 리셋트하고 디코더(112)에 스트로브신호를 인가한다. 각 입선에 입력된 펄스신호는 카운터(111)와 디코더(112)에서 카운트 및 디코딩되고 표시기(113)에 디코딩된 신호가 표시된다.

대표도

도1

색인어

심선대조기

명세서

도면의 간단한 설명

도 1은 본 고안의 실시예에 의한 심선대조기의 송신부의 구성을 보이는 블록도,